

## IL GRUPPO MICROTEST PRESENTA DS6 PULSAR AL SEMICON 2024 di TAIPEI

*Il nuovo dispositivo sviluppato dalla controllata IpTEST migliora l'efficienza della produzione dei chip di potenza dell'industria automobilistica e dei materiali Wide Band Gap (WBG)*

Altopascio (LU), 4 settembre 2024 – **Il Gruppo Microtest**, leader europeo nella realizzazione di sistemi di test e nel testing di microchip su package e su wafer di silicio, **presenta a SEMICON Taiwan 2024**, il principale evento di Taiwan per la microelettronica, **il nuovo tester dinamico per interruttori DS6 Pulsar**, sviluppato dalla controllata britannica ipTEST.

**Il DS6 Pulsar è progettato per testare microchip destinati, tra le altre, all'industria automobilistica dei veicoli elettrici**, con un focus particolare su applicazioni di stress test, ai produttori di semiconduttori di potenza e per il test di dispositivi Wide Band Gap (WBG) basati su tecnologie come carburo di silicio (SiC) e nitruro di gallio (GaN). **Queste tecnologie sono sempre più rilevanti nella transizione ecologica, grazie al loro ampio utilizzo nelle batterie di nuova generazione.**

Nel contesto tecnologico attuale in continua evoluzione, i dispositivi ad alta potenza devono infatti soddisfare i più recenti standard di affidabilità e prestazioni. Evoluzione del precedente modello, il DS6 Pulsar esegue i test con valori nominali di corrente e tensione 2.5 volte maggiori rispetto allo standard attuale e con un'induttanza parassita minima, affermandosi come **lo strumento più avanzato sul mercato per la velocità di commutazione**. Assicura inoltre la conformità agli standard di prova del settore, come AEC-Q101 e AQG 324.

**Il Gruppo Microtest presenta così al SEMICON uno strumento all'avanguardia per i test di cortocircuito**, cruciali per garantire il funzionamento in sicurezza delle componenti anche in condizioni estreme, **con un miglioramento delle prestazioni di oltre il 250%.**

Il DS6 Pulsar include una **tecnologia avanzata di protezione da sovracorrente sviluppata dalla controllata ipTest**, (ipTEST SocketSafe™) che isola rapidamente il dispositivo dal sistema in caso di guasto, proteggendo entrambi e mantenendo l'integrità del processo di test. Questo riduce la necessità di riparazioni e garantisce un'affidabilità a lungo termine con un **risparmio sui costi di manutenzione**.

Supporta inoltre vari tipi di test su un'unica scheda di interfaccia, abilitando una rapida riconfigurazione per diversi tipi di dispositivi e manipolatori, permettendo un utilizzo efficiente su diverse linee di produzione.

Maggiori informazioni sul DS6 Pulsar sono disponibili al seguente [link](#).

### **ipTEST**

ipTEST è leader mondiale nello sviluppo e nella produzione di sistemi di collaudo per semiconduttori di potenza in grandi volumi. Con oltre 30 anni di esperienza, offriamo soluzioni di test innovative per dispositivi come MOSFET, IGBT, SiC e GaN, garantendo affidabilità ed efficienza in ogni fase della produzione di semiconduttori. La nostra gamma di prodotti comprende sistemi avanzati progettati per prove complete di commutazione statica, a valanga, di attacco alla matrice e dinamica. Impegnata nella qualità e nel miglioramento continuo, ipTEST serve i principali produttori di dispositivi integrati in tutto il mondo, mantenendo elevati standard qualitativi e una costante soddisfazione dei clienti. <https://www.ipctest.com/>

### **Microtest**

Fondata nel 1999 ad Altopascio (Lucca) dall'intuizione dei tre soci fondatori (Giuseppe Amelio, Moreno Lupi, Francesco Cantini), Microtest è nel tempo diventata partner tecnologico di alcuni dei leader mondiali dei microchip, capace di sviluppare soluzioni innovative, grazie a un solido team di ingegneri e a una buona flessibilità produttiva. Con l'avvio della produzione di Automatic Test Equipment (sistemi utilizzati nel settore della produzione elettronica per testare i componenti e i sistemi elettronici dopo la loro fabbricazione, ma anche per testare l'avionica, i moduli elettronici delle automobili ed utilizzato in applicazioni militari come i radar e le comunicazioni wireless) nel 2004, Microtest ha raggiunto una tappa fondamentale e ampliato la propria offerta di servizi anche al segmento "test house" – rafforzata da una presenza diretta in Far East, con una sede in Malesia. Nell'aprile 2022, Xenon Private Equity ha rilevato la maggioranza di Microtest, dando impulso alla strategia di espansione internazionale. Negli anni, Microtest è cresciuta fino a superare i 58 milioni di fatturato nel 2023, con un margine ebitda superiore al 34%. Nel 2023 Microtest acquisisce prima Test Inspire, azienda olandese innovativa nella progettazione e commercializzazione di sistemi per la misurazione elettronica dei test sui semiconduttori, e poi Gedec, realtà italiana specializzata nella progettazione di sistemi elettronici e circuiti integrati. Sempre nel 2023, completa con successo l'OPA totalitaria nei confronti dell'olandese RoodMicrotec, quotata alla Borsa di Amsterdam, molto presente nel mercato tedesco. Nel 2024 acquisisce l'azienda britannica ipTEST. <https://www.microtest.net/>

### **Per ulteriori informazioni**

#### **COMMUNITY REPUTATION ADVISER**

Giuliano Pasini – [giuliano.pasini@community.it](mailto:giuliano.pasini@community.it)

Caterina Conserva – [caterina.conserva@community.it](mailto:caterina.conserva@community.it) – 3665612375

Claudia Laria – [claudia.laria@community.it](mailto:claudia.laria@community.it) - 335 790 4158